

KESIMPULAN

1. Sistem PLC untuk jaringan listrik DC sudah berhasil dibuat dan diimplementasikan sebagai sistem kendali *on off* lampu LED.
2. Sistem PLC yang telah diimplementasikan pada Tugas Akhir ini dapat bekerja dengan baik dengan ketahanan terhadap noise sebesar 200 mVpp.
3. Batas sensitivitas dari modulator FSK pada Tugas Akhir ini adalah 10 mVpp.