

## BAB V

### KESIMPULAN DAN SARAN

#### 5.1 Kesimpulan

Dalam pembuatan tugas akhir ini, penulis mendapatkan beberapa kesimpulan, antara lain:

1. Sistem pendeteksian dan pengkoreksian dengan menggunakan kode BCH berhasil dirancang dan direalisasikan ke dalam perangkat keras yang menggunakan ATMEGA8535, dan berjalan dengan baik sesuai dengan teori dasar pengkodean.
2. Dari hasil analisa data menunjukkan bahwa teknik *error-correcting code* mampu mendeteksi dan mengkoreksi bit pesan yang terkena *error* karena adanya proses *decoding*.

#### 5.2 Saran

Berikut adalah saran-saran penulis untuk siapa saja yang ingin merevisi dan mengembangkan sistem ini.

1. Dapat dikembangkan dengan menggunakan 2 sampai 4 chip mikrokontroler agar dapat memperlebar panjang kode dan panjang data. Dapat juga dikembangkan dengan menambahkan jumlah *error* menjadi lebih dari 2 kesalahan.
2. Metode lain yang digunakan untuk merealisasi perangkat ini ialah dengan metode Reed-solomon, konvolusi, dan hamming.